



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B08010- LAP-3-WIRE-M

PART NO : _____

VERSION : V1.04

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册.....	3
2	人机界面.....	8
3	使用说明.....	10



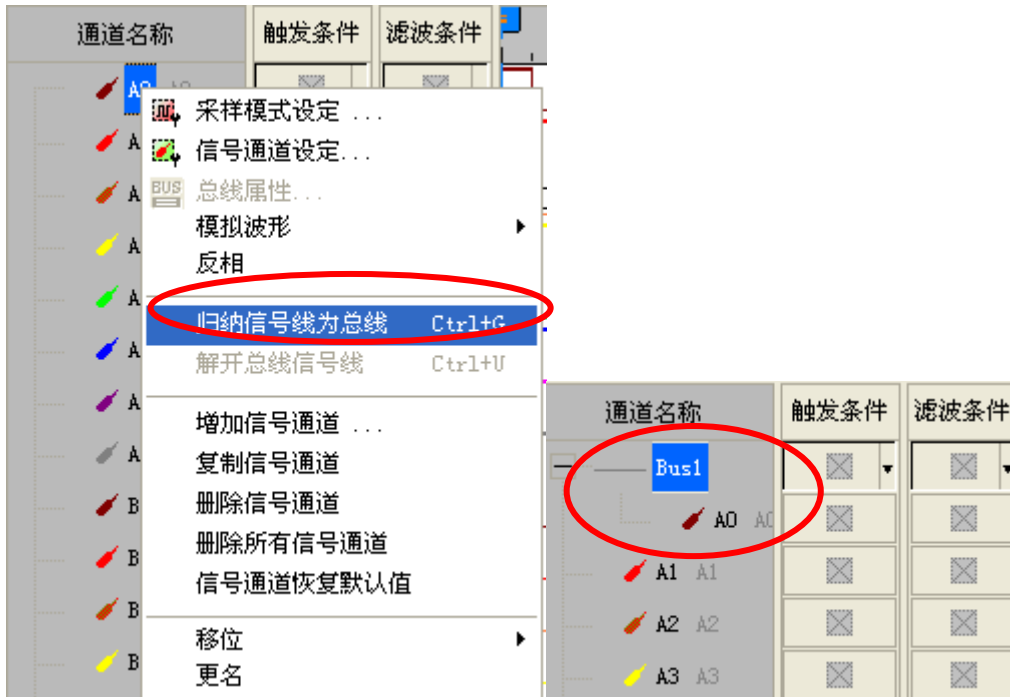
1. 软件注册

软件注册请依照下列步骤进行注册。

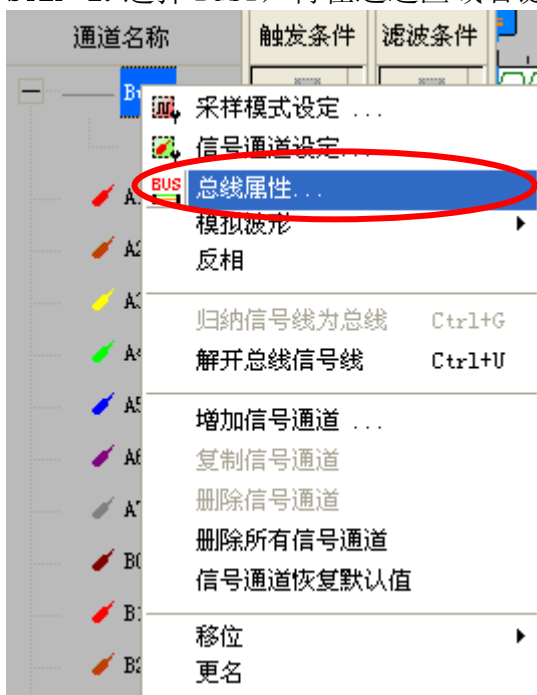
注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

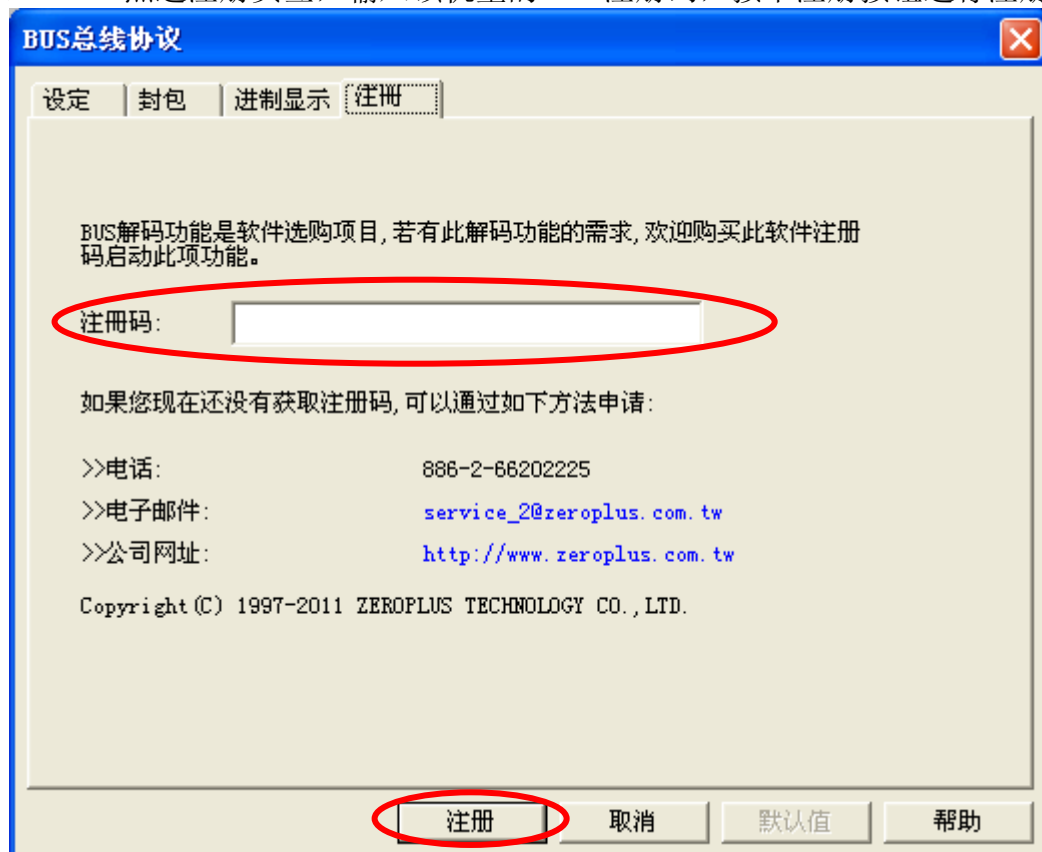




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配按钮，出该模组设定对话框。

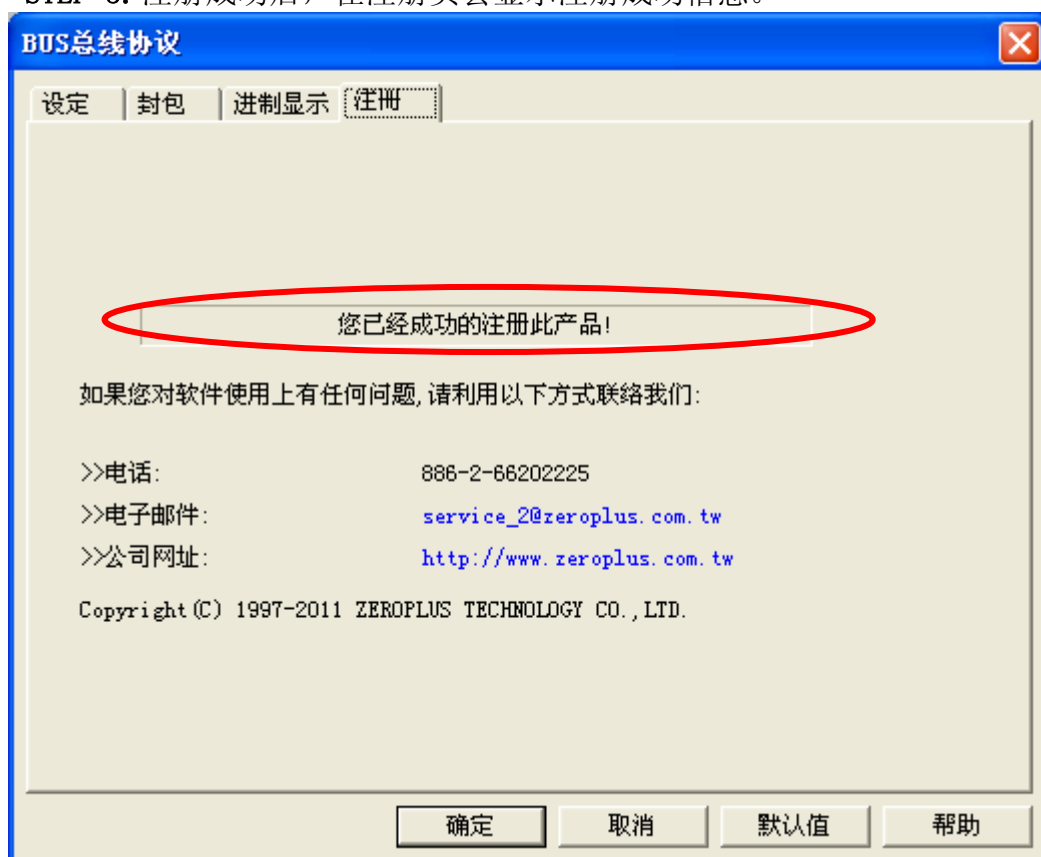


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2. 人机界面

在设定部分，3-WIRE 相关设定可参考下图界面。

设定页



通道设定：

CS：片选信号线，预设为 A0。

SCLK：时钟信号线，预设为 A1。

I/O：数据传输线，预设为 A2。

总线协议颜色：使用者可自行设定。



封包页

3-WIRE总线协议

设定 封包 进制显示 注册

子项	颜色	子项	颜色
<input checked="" type="checkbox"/> Write		<input checked="" type="checkbox"/> Special	
<input checked="" type="checkbox"/> Read		<input checked="" type="checkbox"/> A7	
<input checked="" type="checkbox"/> Address		<input checked="" type="checkbox"/> Data	
<input checked="" type="checkbox"/> RAM		<input checked="" type="checkbox"/> Describe	

确定 取消 默认值 帮助

封包部分，可选择显示项目及颜色配置。

进制显示页

3-WIRE总线协议

设定 封包 进制显示 注册

☒ 启动

Address: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

Data: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

确定 取消 默认值 帮助

Address, Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



注册页

3-WIRE总线协议

设定

封包

进制显示

注册

您已经成功的注册此产品!

如果您对软件使用上有任何问题, 请利用以下方式联络我们:
>>电话: 886-2-66202225
>>电子邮件: service_2@zeroplus.com.tw
>>公司网址: <http://www.zeroplus.com.tw>
Copyright (C) 1997-2011 ZEROPLUS TECHNOLOGY CO., LTD.

确定

取消

默认值

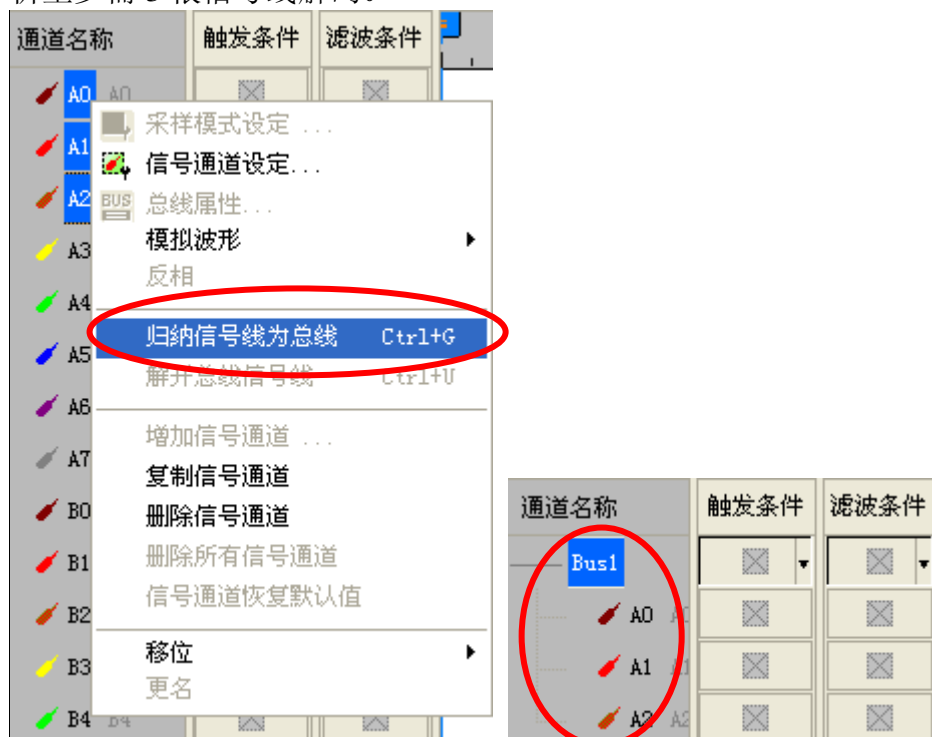
帮助

注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。



3. 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0-A2 归纳为 Bus1，3-WIRE 总线协议分析至少需 3 根信号线解码。

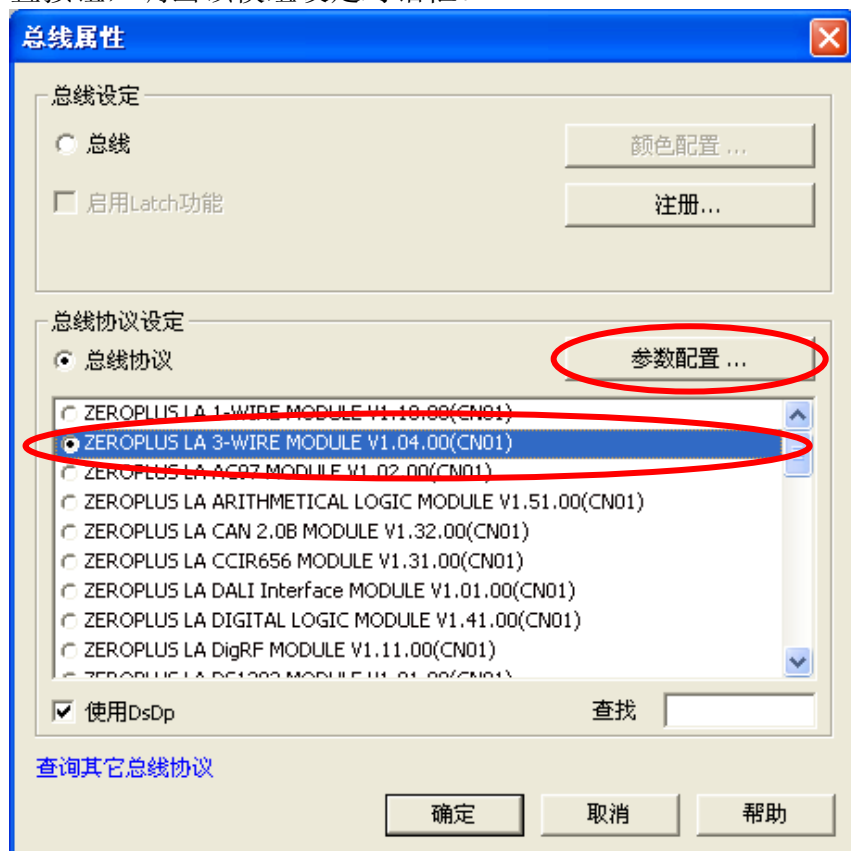


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





STEP 3. 在总线属性对话框，点选 ZEROPLUS LA 3-WIRE MODULE V1.04.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 通道设定。



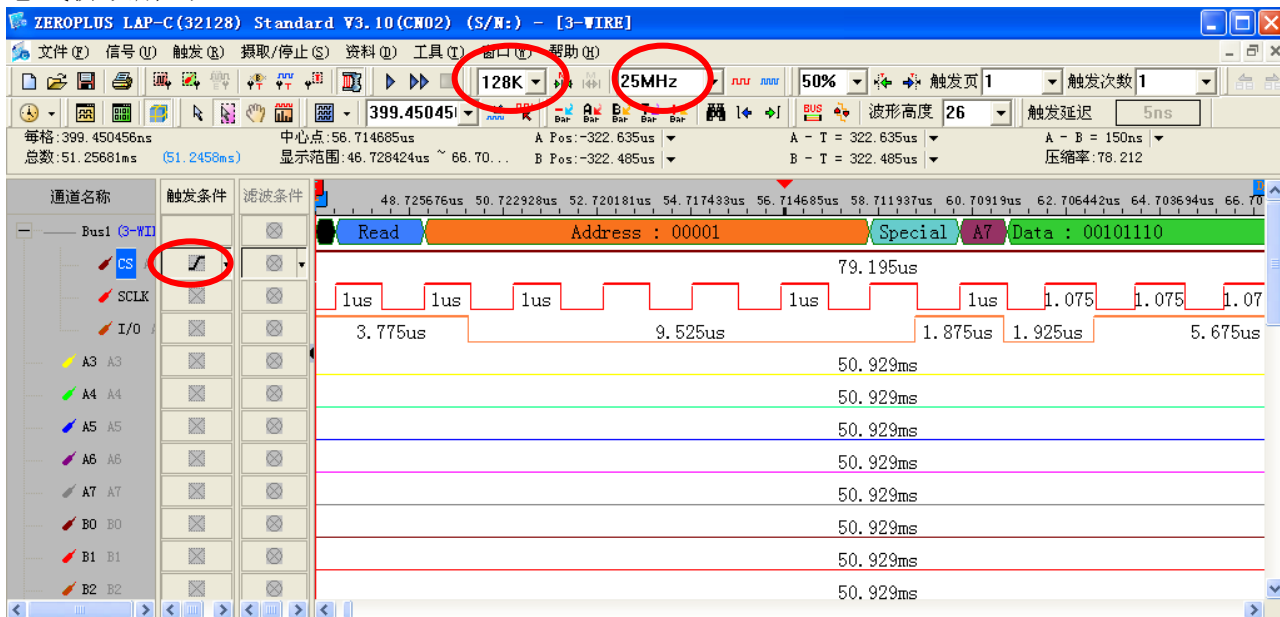


STEP 5. 总线协议颜色设定。



STEP 6. 下图为总线协议分析模组译码完成图示。设定条件为上升沿、记忆深度 128K、采样频率为 25MHz（采样频率最好是待测讯号的 10 倍以上）。

总线协议解码





封包列表

